

### 1ο + 2ο ΚΕΦΑΛΑΙΟ:

\* fan-out και noise margins για:

- DTL
- TTL

\* Shottky TTL

\* TTL AND-OR-NOR ανοιχτού συλλέκτη

\* ECL

### 3ο ΚΕΦΑΛΑΙΟ:

\* noise margins για CMOS πύλες

\* διαστασιολόγηση

\* από συνάρτηση  $f \rightarrow$  τρανζίστορ

\* δυναμική λογική, Pass logic, Pseudo NMOS

\* κατανάλωση cmos βραχυκυκλώματος

### 4ο ΚΕΦΑΛΑΙΟ:

\* Βασικές αρχές διασύνδεσης ψηφιακών κυκλωμάτων

\* μονοσταθής κ ασταθής πολυδονητής

### 5ο ΚΕΦΑΛΑΙΟ:

θεωρητικά:

\* αναπήδηση γείωσης

\* crossover current (αιχμή ρεύματος Totem-pole)

\* crosstalk

### 6ο ΚΕΦΑΛΑΙΟ:

\* NOR/NAND ROM

\* SRAM εγγραφή/ανάγνωση/δομή και SENSE AMPLIFIER Κύτταρο SRAM

\* DRAM εγγραφή/ανάγνωση/δομή και SENSE AMPLIFIER Κύτταρο DRAM

και διαφορές DRAM-SRAM